

SE 多片阵列单层芯片瓷介电容器

1 产品特点

- ◆ 单层芯片瓷介电容器体积小、精度高、结构坚固、性能稳定。
- ◆ 表面采用金电极，适合金丝、金带等微组装工艺。
- ◆ 节约空间、提高安装效率。



2 产品应用

广泛应用于光通信、无线通信等电子设备中，在高频、微波电路中起隔直、旁路、滤波、耦合、调谐、匹配等作用。

3 订货示例

SE	4	25	2X1	2A	101M	C	C	01
产品型号	电极结构	外形尺寸代码	温度特性(系数)	额定电压	标称电容容量及容差	电极材料	包装形式	产品设计
表 1	表 2	表 3	表 4	表 5	表 6、7	表 8	表 9	表 10

表 1 产品型号	表 2 电极结构	外形图
SE: 多片阵列单层芯片瓷介电容器	3: 3 电极 4: 4 电极 6: 6 电极	

表 3 外形尺寸代码 (mm)					
外形尺寸代码	W	L			T
		电容个数: 3	电容个数: 4	电容个数: 6	
15	0.381±0.076	1.651±0.127	2.159±0.127	3.175±0.127	0.12 ~ 0.35
20	0.508±0.076				
25	0.635±0.076				
30	0.762±0.076				
35	0.889±0.076				
40	1.016±0.076				
45	1.143±0.076				
50	1.270±0.076				

SE 多片阵列单层芯片瓷介电容器

表 4 温度特性 (系数)	工作温度范围	表 5 额定电压	
AG、CG、UK VL、KL、DM	-55℃ ~ 125℃	1C	16V
2X1	-55℃ ~ 125℃	1E	25V
2F2	-55℃ ~ 85℃	1H	50V
2F4	-25℃ ~ 85℃	1J	63V
X7R、X7S	-55℃ ~ 125℃	2A	100V

表 6 标称电容量
采用三位标法，前两位代表电容量的有效值，第三位代表有效值后 0 的个数，单位为 pF，例如：101=100pF；10pF 以下的，用 R 表示小数点，例如：3R9=3.9pF。

表 7 容差					
标称电容量 < 10pF		标称电容量 ≥ 10pF			
代码	允许偏差 (pF)	代码	允许偏差 (%)	代码	允许偏差 (%)
A	±0.05	F	±1	L	±15
B	±0.1	G	±2	M	±20
C	±0.25	J	±5	S	-20 ~ +50
D	±0.50	K	±10	Z	-20 ~ +80

表 8 电极材料	表 9 包装形式	表 10 产品设计
P: TiW/Au	C: 华夫盒包装 E: 蓝膜包装, 7.87 寸蓝膜, 无扩晶环 F: 蓝膜包装, 带 6 寸扩晶环	产品设计代码: 默认空缺; 当用户特殊要求或产品设计改进等需对同一型号规格产品加以区分时, 在产品命名规则最后增加代码, 采用两位数字表示, 从“01”开始按顺序排行。
T: TiW/Ni/Au		
C: NiCr/Au		
S: 特殊电极		

SE

多片阵列单层芯片瓷介电容器

4 SE 系列多片阵列 2 类瓷电容量范围					
外形尺寸代码	额定电压	电容个数	电容量范围 单位 pF		
			温度特性	2X1	2F2
15	100V	3、4、6	最小	7.0	59
			最大	43	100
20	100V	3、4、6	最小	9.0	76
			最大	59	140
25	100V	3、4、6	最小	11	91
			最大	72	180
30	100V	3、4、6	最小	10	86
			最大	86	210
35	100V	3、4、6	最小	12	100
			最大	100	240
40	100V	3、4、6	最小	14	120
			最大	110	270
45	100V	3、4、6	最小	16	130
			最大	130	310
50	100V	3、4、6	最小	17	150
			最大	140	340
5 SE 系列多片阵列 3 类瓷电容量范围					
外形尺寸代码	额定电压	电容个数	电容量范围 单位 pF		
			温度特性	X7R、X7S	
15	25V、50V	3、4、6	最小	120	
			最大	370	
20	25V、50V	3、4、6	最小	150	
			最大	500	
25	25V、50V	3、4、6	最小	190	
			最大	620	
30	25V、50V	3、4、6	最小	240	
			最大	730	
35	25V、50V	3、4、6	最小	280	
			最大	850	
40	25V、50V	3、4、6	最小	320	
			最大	960	
45	25V、50V	3、4、6	最小	360	
			最大	1100	
50	25V、50V	3、4、6	最小	410	
			最大	1200	